

⑩ 日本国特許庁 (JP) ⑪ 特許出願公開
⑫ 公開特許公報 (A) 昭58-138043

⑬ Int. Cl.³
H 01 L 21/60

識別記号 厅内整理番号
6819-5F

⑭ 公開 昭和58年(1983)8月16日

発明の数 1
審査請求 未請求

(全 3 頁)

⑮ I Cのポンディング方法

⑯ 特 願 昭57-20772

⑰ 出 願 昭57(1982)2月12日

⑱ 発明者 小峰歎

田無市本町6-1-12シチズン
時計株式会社田無製造所内
⑲ 出願人 シチズン時計株式会社
東京都新宿区西新宿2丁目1番
1号

明細書

1. 発明の名称

I Cのポンディング方法

2. 特許請求の範囲

絶縁基板に形成したフィンガーリードと、I Cの電極とを接続するポンディング方法において、前記フィンガーリードの先端に貫通する小孔を設け、極細金線の先端に形成した金ボールを、前記フィンガーリードの小孔を介して、前記I Cの電極に熱圧着される事を特徴とするI Cのポンディング方法。

3. 発明の詳細な説明

本発明はI Cのポンディング方法に関する。回路基板にI Cをポンディングする方法は、一般に回路基板の接続端子とI Cの電極とを、各1対ずつ金又はアルミニウム等の極細線で接続していく。ワイヤーボンディング方式が最も多く採用されていた。このワイヤーボンディング方式は、ワイヤーを1ピンずつ張るため、多くの工数を要し、たとえ全自动の装置を用いたとしても、装置1台当

りの能力は限られているという欠点が有った。又ワイヤーを張る事によりワイヤーラブが、回路基板とI Cの各々の表面から盛り上って形成されるために、実装構造を必要以上に厚くしてしまうという欠点も有った。

このワイヤーボンディング方式の欠点を解消させる方法として、ワイヤレス方式と呼ばれるフリップチップ方式やミニモッド方式が採用されている。このワイヤレス方式は1ピンずつワイヤーを張る事なく各電極を同時に接続するため、ポンディング工程の工数を削減する事が出来、かつ実装構造の薄型化という目的は達せられた。しかし、I Cの各電極に半田又は金の突起電極を形成する必要があり、そのために多くの処理工程を要し、コストの低減に関しては大きな障壁となる欠点が有った。

本発明の目的は、上記欠点を解消し低コストでかつ実装構造の薄型化が可能なポンディング方式を提供する事にあり、その要旨は、絶縁基板に形成したフィンガーリードと、I Cの電極とを接続

するポンディング方法において、前記フィンガーリードの先端に貫通する小孔を設け、極細金線の先端に形成した金ポールを、前記フィンガーリードの小孔を介して、前記ICの電極に熱圧着させる事を特徴とする。

以下図に従って本発明の実施例を説明する。

第1図(A)、(B)は本発明の実施例における回路基板の要部平面図とその断面図である。1はボリュミド等の樹脂で成る絶縁基板であり、2は絶縁基板1に形成された鋼箔で成るフィンガーリードである。該フィンガーリード2は、絶縁基板1に形成されたポンディング用のデバイス孔bの内側に突出している。前記フィンガーリード2の先端には、後述するICの電極位置に対応する位置に、小孔aが設けてある。該小孔aは後述するポンディングのために必要なものである。

又、前記フィンガーリード2には、導電性及び耐腐蝕性を保たせるために、金メッキ等を施しておく。

第2図は、本発明の他の実施例におけるフィン

ガーリードの要部拡大図を示し、フィンガーリード2の巾寸法は、先端部の外径寸法より小さく選定してある。こうする事により後述するポンディング時において、熱の放散を少なくする事が出来る。

第3図は本発明のさらに他の実施例におけるフィンガーリードの要部拡大図を示し、フィンガーリード2の先端に設けられた小孔aの近傍にくびれ部cを形成しておく。該くびれ部cを設ける事により、第2図における実施例と同じく、ポンディング時における熱の放散を少なくする事が出来る。

第4図(A)～(D)は、本発明によるICのポンディング方法を、動作順に示した要部断面図であり、図中第1図と同一番号は、同一部材又は同一箇所を示す。

第4図(A)は、回路基板1のフィンガーリード2とIC3の電極dとを正しく位置合せした状態を示すポンディング部の要部断面図である。フィンガーリード2の先端に設けられた小孔aは、

ポンディングが完了した時、対応する前記電極dと一致する位置に設けておく。

又、前記小孔aの寸法は、後述する押潰した金ポールの外径寸法に対し、2/3程度の寸法にしておく事により充分なポンディング強度が得られる。

第4図(B)は、ポンディング位置に、ポンディングツールであるキャビラリーeを位置合せした状態を示すポンディング部の要部断面図である。前記キャビラリーeは通常一般に使われているワイヤーポンディング用のキャビラリーを使用出来る。又、該キャビラリーeには25μ～35μ程度の極細の金線fが通されており、該金線fの先端には一般的のワイヤーポンディングと同様に、球状のいわゆる金ポールgが形成されている。

第4図(C)は、キャビラリーeが降下し、さらに一定圧力で金ポールgをフィンガーリード2の小孔aを介して押潰した状態を示すポンディング部の要部断面図である。IC3はIC保持板4で保持されており、さらに該保持板4には

300℃～350℃程度の熱を加えておく。このキャビラリーeの圧力と保持板4からの加熱により、金ポールgは押潰されると同時にIC3の電極dと熱圧着される。又、金ポールgが押潰される事により、前記フィンガーリード2は、IC3の電極dに金ポールgでリベッティングされる結果になる。

第4図(D)は、金線fを金ポールgから切り離した状態のポンディング部の要部断面図である。

金線fを金ポールgから切り離す際は、図示していないがキャビラリーeの上部にある金線クランパーで金線fを保持して引き上げ、次にキャビラリーeが上昇する。これは通常一般のワイヤーポンディングにおけるセカンドポンンドの際の動作と同じであり、従来のワイヤーポンダーをわずかに動作変更するのみで容易に可能である。又、金線fは金ポールgの付根部分が最も弱いため、確実に付根部分で切れる。

この後、切り離された金線fの先端を水素トーチ等で溶かして再び金ポールgを形成し、次のポ

ンディング位置へ移動する。

上記第4図の(B)～(D)における動作を繰り返して、全てのフィンガーリードと電極とをポンディングしていく。

以上に述べたごとく、本発明によるポンディング方法を採用する事により、従来のワイヤーポンディング方式に比べ、ワイヤループを張る必要が無いために実装構造の薄型化が実現出来、かつポンディング速度は $1/2 \sim 1/3$ に短縮する事が、従来のワイヤーポンダーを一部改造するのみで実現出来る。さらに、一般のワイヤレス方式に比べても、突起電極を設けておく事は不要であるため、大巾なコストダウンが可能となった。この様に本発明によれば薄型実装構造を低成本で提供する事が出来、その効果は大きい。

4. 図面の簡単な説明

第1図(A)、(B)は本発明の実施例における回路基板の要部平面図とその断面図、第2図及び第3図は夫々本発明の他の実施例におけるフィンガーリードの要部拡大図、第4図(A)～(D)

特開昭58-138043(3)

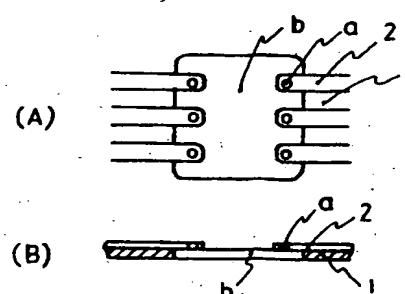
は本発明によるICのポンディング工程を動作順に示した要部断面図。

- 1 ……絶縁基板、
- 2 ……フィンガーリード、
- 3 ……IC、
- a ……小孔、
- d ……電極、
- g ……金ポール。

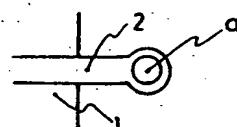
特許出願人 シチズン時計株式会社



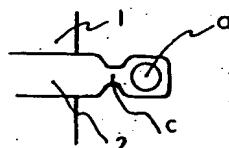
第1図



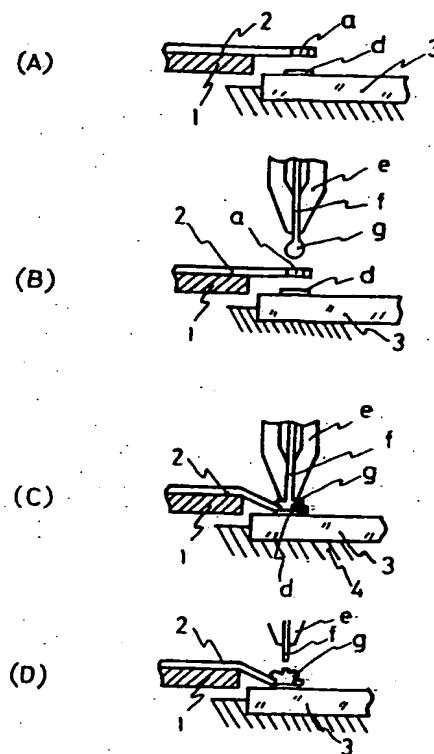
第2図



第3図



第4図



THIS PAGE BLANK (USPTO)

Japanese Unexamined Patent Application Publication

No. 58-138043

2. Claim

A method for bonding an IC comprising connecting a finger lead disposed on an insulating substrate to an electrode of the IC, wherein a small through-hole is formed in an end of the finger lead, and a gold ball formed on the tip of an extra fine gold wire is subjected to thermal compression bonding through the small through-hole of the finger lead to the electrode of the IC.

THIS PAGE BLANK (USPTO)